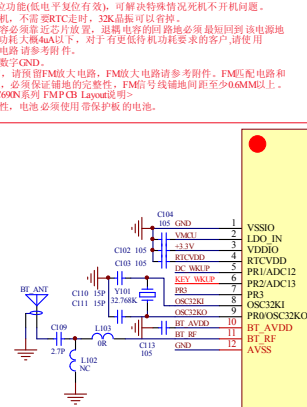


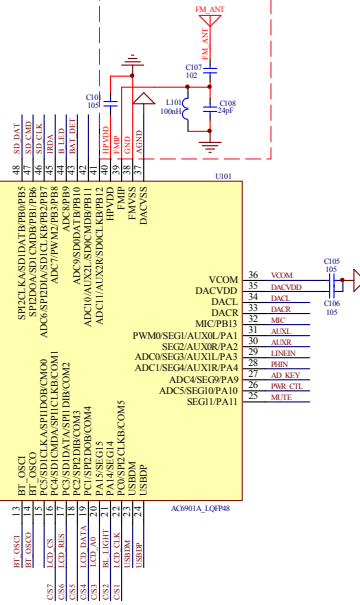
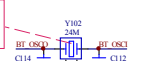
杰理方案咨询(QQ号:371116160, 邮箱:sales@yunthinker.com)

设计注意事项:

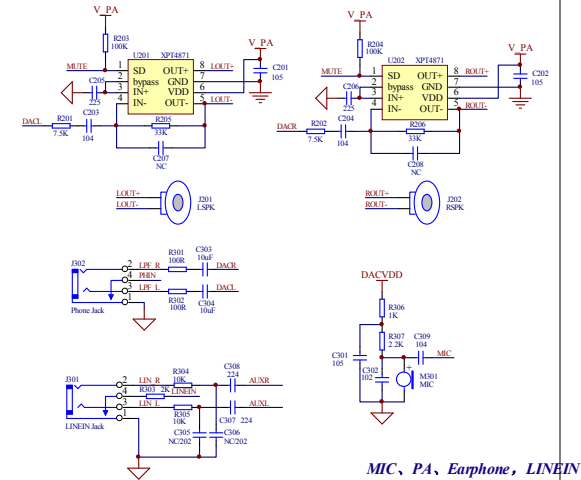
- 设计注意事项:
1. 关于方案1: 主CPU的D0~D15接至VBA7, ~53可接以节约开销。
 2. VBA7~D15接至内部CPU的IO地址, 地址线为16根, 此地址为IO地址。
 3. PR1、PR2、PR3为地址线, 高低电平不敏感, 可按接片机地址线用PR2接至电平端, 用PR2接至低位地址线(有电平变化)可, 可解决地址线光耦不发光问题。
 4. 4. 关于方案2: 地址线接至CPU的IO地址, 地址线为16根, 此地址为IO地址。
 5. 主CPU的电源的接法与容性电容必须按芯片位置, 逻辑电路的电源必须回到同地, 电源地线必须牢, 最好能接至芯片的GND4脚上, 对于有低阻抗片脚的芯片, 可接用MOS管片脚的电源地。
 6. FMSV1~FMSV4, 就近接至GND。
 7. 对于要求比较高的客户, 请参照EMC4大电路, EMC4大电路请参考附录。FMS5和FMS6为EMC4大电路的扩展, 接至FMS5和FMS6, 接至FMS5和FMS6, 接至FMS5和FMS6。
 8. FMS7~FMS10请参考A6C90N1接至FMS7~FMS10。
 9. 为保证芯片的安全可靠性, 电源必须使用带保护的电源。



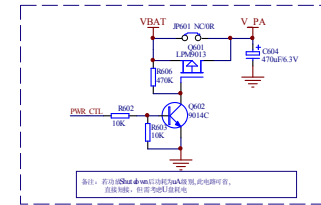
晶振选型
封装：可兼容3225、M49S、HC49S等不同封装
要求：稳定性、一致性要好，频率偏差：±10PPM以内
电容：晶振匹配电容位置请预留



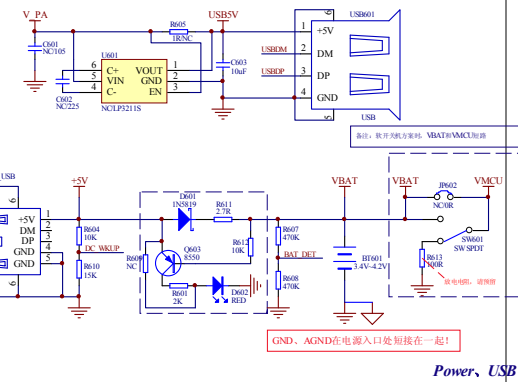
MCU



MIC, PA, Earphone, LINEIN

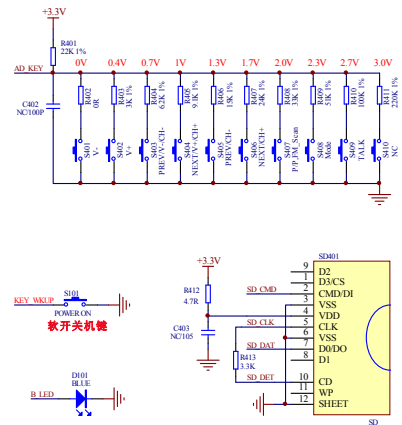


备注：若功耗Shut down后功耗为uA级别，此电路可省，直接短接，但需考虑上拉电阻。

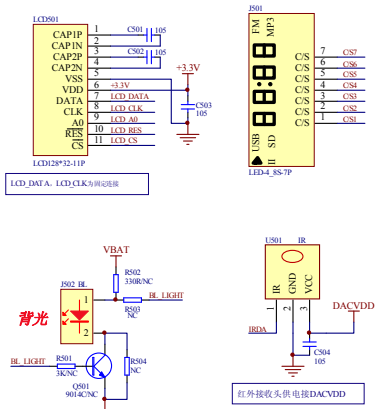


GND、AGND在电源入口处短接在一起!

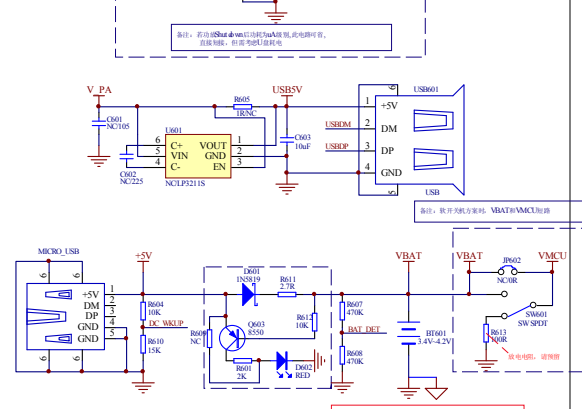
Power, USB



KEY, SD



LED, LCD, IR



GND、AGND在电源入口处短接在一起!